

2013

-

				[ 86 ]				
1			1				1. 2.	
2			1				1. 2. 3.	
3		/	1				1. 2.	
4			1			1. 30 2. Word Excel 3.	IPMP, ILT	

						[ 86 ]			
5		EDP	1			1. 30 2. 3. 4.		1. 2. 3. QQ EDP 4.	
6		EDP	1			1. 30 2. 3.		1. 2. 3.	
7		EMBA	1			1. 2. 3. 4. Word Excel Power Point VEGAS PHOTOSHOP ILLUSTRATOR 5.		1. 2. 3. 4. 5.	

				[ 86 ]				
8		EMBA	1			1. 2 3 4 5. 30	EMBA	1. EMBA 2. EMBA 3.
9			1					1. 2 3 4
10			1		( )			1. 2 3 4 5
11			1			1. 2 3 4 5.		1. 2 3 4

				[ 86 ]				
12			1			1. 2. 3. 4. 5.	1. 2. 3. 4. 5.	
13			1				1. 2. 3.	
14			1			1. 2. 3. 4.	1. 2. 3. 4. 5.	5
15			1			1. 2. 3.	1. 2. 3. 4. 5. 6.	

					[ 86 ]			
16			1				1. 2. 3. TCEFL    GRE    iTEP 4.	

2013

-

							[ 86 ]			
1					1			1. 2. 3.	35	1. 2. 3. 4.
2					1					1. 2. 3. 4. 5.
3					1					1. 2. 3. 4. 5. 1-2
4					1					1. 2. 3. 4. " 985" " 211" 5. 6.
5					1					1. 2. 3. 4. 5.
6					1					1. 2. 3. 4. 5.

							[ 86 ]			
7					1					1. 2. 3. 4. IT
8			-		1					1. 2. 3. 4. 5.
9			-		1					1. 2. 3. 4. 5.
10			-		1					1. 2. 3. 4. 5.
11					1					1. 2. 3. 4. 5.
12					1			1. 23 30 2. 3. 4. , .		1. 2. 3.
13					1			B		
14					1			35		1. 2. 3. 4. " " " 6 5.

							[ 86 ]			
15					1			35		1. 2. 3. 4. 5.
16					1			3		1. 2. 3. 4.
17					1					1. 2. 3. 4. 5. 6.
18					1					1. 2. 3. 4. 5. 6.
19					2					1. 2. 3. 4. 5. 6.
20					1					1. 2. 3. 4. 5.
21					1					1. 2. 3.
22					1					1. 2.
23					1					1. 2. 3. 4. 5.
24					2					1. 2. 3. 4. 5.



							[ 86 ]			
25					1					1. 2.
26					1		FPGA ARM			1. 2. 3. 4.
27			( )		1			1. 2. 3. 4.	35	1. 2. 3. 4. 5. 6. 7.
28			( )		1			1. 2. 3. 4.	35	1. 2. 3. 4. 5. 6. 7. 8.
29			( )		1			1. 2. 3. 4. 5.	35	1. 2. 3. 4. 5. 6. 7.
30			( )		1			1. 2. 3. 4. 5.	35	1. 2. 3. 4. 5. 6. 7.
31					1					1. 2. 3. 4. 5.

							[ 86 ]				
32					1					1. 2. 3. 4. 5.	
33					1					1. 2. 3. 4.	
34					1					1. 2. 3. 4.	
35					1					1. 2. 3. 4.	
36					1					1. 2. 3. 4. 5.	
37					1				1. 2. 3. 4.	1. 2. 3.	
38					2				1. 2. 3. 4.	1. 2. 3.	
39					1				1. 2. 3. 4.	1. 2. 3. 4.	

								[ 86 ]	

40

2013

-

					[ 86 ]			
1			1				1. 2 3 4	
2			1				1. 2 3 4	
3			1				1. 2 3 4	
4			3				1. 2 3 4	
5			2				1. 2 3 4	

				[ 86 ]			
6			1				1. 2. 3. 4. 5.
7			3			1. 45 35 2. 3. 4.	1. : 2. 3.
8			2				1. 2. 3.
9			2				1. 2. 3. DSP FPGA PCB 4. 5. 6. 7.

				[ 86 ]				
10			1			1. 2 26 3	1. 2 3	
11			1			1. 2 3 26 4	1. 2 3	
12			1			1. 2 3 26 4	1. 2 3	
13			1				1. 2 3 4	